**Doktora Yeterlik Sınavında Öğrencilerin Faydalanacakları Referans Kitaplar ve Sorumlu Oldukları Konular**

|  |
| --- |
| **Doktora Yeterlik Genel Sınavında Öğrencilerin Faydalanacakları Referanslar ve Sorumlu Oldukları Konular** |
| **Ders Adı** | **Referans Kitap** | **Bölümler** |
| **1.Sinyaller&Sistemler** | \*\*Signals and Systems (Sinyaller ve Sistemler – çevirisi Nobel Yayıncılık tarafından yayınlanmıştır), M.J. Roberts ya da\*\*Signals and Systems, A.V. Oppenheim and A.S. Willsky  | **a**.Sinyallerin ve Sistemlerin genel özellikleri (Roberts Bölüm 1, 2, 3, 4 ya da Oppenheim Bölüm 1, 2)**b**.Zaman Alanında Sistem Çözümleme (Roberts Bölüm 5 ya da Oppenheim Bölüm 2)**c**.Fourier Serileri ve Özellikleri, Sürekli ve Ayrık Zamanda (Roberts Bölüm 6 ve 7 ya da Oppenheim Bölüm 3)**d**.Fourier Dönüşümü ve Özellikleri, Sürekli ve Ayrık Zamanda (Roberts Bölüm 6 ve 7 ya da Oppenheim Bölüm 4 ve 5)**e**.Örnekleme (Roberts Bölüm 10, Oppenheim Bölüm 7) |
| **2.Analog Elektronik** | \*\*Microelectronic CircuitsAdels Sedra, Kenneth C SmithBasım evi ve yılı: Oxford University Press, son baskı | 2-9 bölümler ve 13. bölüm1) BJT ve FET'li tek ve çok katlı yükselteç devrelerinin;i) DC analiziii) Orta frekans küçük sinyal analiziiii) Frekans analizi2) Fark yükselteçleri (Pasif ve aktif yüklü)3) Negatif ve pozitif geri beslemeli Opamp devreleri4) Güç yükselteçleri |
| **3.Elektromanyetik Teori** | \*\*Field and wave Electromagnetics (2nd Edition)Yazar Adı: D.K. Cheng Basım Evi ve Yılı: Addison Wesley, 1989 | bölümler: 1-6 |
| **4.Devre Teorisi** | \*\*Basic Engineering Circuit AnalysisJ. David Irwin, John Wiley, 10th ed. | bölümler: 6-14 (10. bölüm hariç) |

**Not:** Doktora yeterlilik **alan sınavı** danışman tarafından değerlendirilir.